



**SEDUTA DI LAUREA 11 e 12 MARZO 2015**  
**NOMINA CONTRORELATORI - AREA INFORMAZIONE**

<b>Relatore</b>	<b>Autore e titolo della tesi</b>	<b>Corso di Laurea</b>	<b>Controrelatore</b>
Della Corte Francesco G.	Maiolo Giuseppe Andrea – <i>Sviluppo firmware per il controllo ottimizzato di un RFID Reader</i>	Magistrale in Ingegneria Elettronica	Messina Giacomo
Messina Giacomo	Iaquinta Tiziana – <i>Caratterizzazione spettroscopica di una giunzione Schottky grafene-silicio</i>	Magistrale in Ingegneria Elettronica	Rao Sandro
Rao Sandro	Musolino Carmelo – <i>Progettazione di dispositivi optoelettronici integrati in silicio amorfo compatibili con la tecnologia CMOS</i>	Magistrale in Ingegneria Elettronica	Scordamaglia Valerio
Scordamaglia Valerio	Ditto Davide – <i>Sviluppo ed implementazione di una tecnica di controllo di navigazione in ambienti indoor per il veicolo mobile autonomo Jaguar V4</i>	Magistrale in Ingegneria Elettronica	Carbone Rosario
Ursino Domenico	Laganà Luca – <i>Progettazione e realizzazione di una social network tematica a sostegno delle attività relative alle Reti di Sviluppo Locale</i>	Magistrale in Ingegneria Elettronica	Morello Rosario
Ursino Domenico	Porpiglia Sergio – <i>Progettazione e implementazione di un sistema di reporting sulle normative utilizzate in ambito bancario</i>	Magistrale in Ingegneria Informatica e dei Sistemi per le TLC	Ruggeri Giuseppe