

NOMINA CONTRORELATORI
SEDUTA DI LAUREA 18 Ottobre 2018

Relatore	Autore e titolo della tesi	Corso di Laurea	Controrelatore
Della Corte Francesco Giuseppe	Barreca Vincenzo – <i>Caratterizzazione sperimentale del Body Diode di MOSFET di potenza e circuito per la misura della temperatura di giunzione</i>	Magistrale in Ingegneria Elettronica	Prof. Carbone Rosario
Morabito Francesco Carlo	Cuzzola Domenico – <i>Sviluppo di un sistema hardware, basato su microcontrollore STM32, per l'acquisizione e l'elaborazione di segnali, provenienti da sensori di tipo EEG per Brain Computer Interface (BCI)</i>	Magistrale in Ingegneria Elettronica	Prof. Carotenuto Riccardo
Morabito Francesco Carlo	Fascì Lorenzo – <i>Sviluppo piattaforma software per l'analisi dei segnali EEG per Brain Computer Interface su sistemi embedded</i>	Magistrale in Ingegneria Elettronica	Prof. Della Corte Francesco G.
Morabito Francesco Carlo	Fotia Andrea Saverio - <i>Sviluppo di un sistema per l'acquisizione e l'analisi dei segnali Brain Computer Interface (BCI) basato sul machine learning</i>	Magistrale in Ingegneria Elettronica	Ing. Scordamaglia Valerio
Morabito Francesco Carlo	Paviglianiti Annunziata – <i>Entropic Measures of Handwriting: a new approach for Parkinsonian Dysgraphia Diagnosis</i>	Magistrale in Ingegneria Elettronica	Prof. Praticò Filippo G.