

NOMINA CONTRORELATORI
SEDUTA DI LAUREA 17 Dicembre 2019

Relatore	Autore e titolo della tesi	Corso di Laurea	Controrelatore
Araniti Giuseppe	<i>Tropeano Angelo</i> – Enhanced Radio Access Procedures in Sliced 5G Networks	Magistrale in Ingegneria Informatica e dei sistemi per le Telecomunicazioni (LM-27)	Buccafurri Francesco
Buccafurri Francesco	<i>Ambrogio Giovanni</i> – Realizzazione di un sistema di energy-trading peer-to-peer basato su smart contract	Magistrale in Ingegneria Informatica e dei sistemi per le Telecomunicazioni (LM-27)	Araniti Giuseppe
Della Corte Francesco G.	<i>Mallemace Elisa Demetra</i> – Sviluppo e applicazioni di metodologie Model Based Design per la progettazione di un PSMS Motor Control basato su ecosistema STM32	Magistrale in Ingegneria Elettronica (LM-29)	Scordamaglia Valerio
Della Corte Francesco G.	<i>Polimeni Sonia</i> – Sviluppo di un pletismografo multi-sito per la misura di parametri fisiologici di rigidità delle arterie e correlazione con indici di stress psicologico	Magistrale in Ingegneria Elettronica (LM-29)	Rosaci Domenico